

東芝マイクロコントローラ
 900 ファミリー
 (TMP93CS20) (TMP93PW20A)
 (TMP93CS44/45) (TMP93PS44) (TMP93CU44) (TMP93PW44A) (TMP93CW44)

お客様各位

2004 年 10 月

I²C バス使用時における注意文言追記のご連絡

下記に示す内容を次回のテクニカルデータシート改訂時に修正・追記予定です。

□ 「I²C バスモード時の制御」 ページの修正

1. SCL クロック周波数例が 100kHz を超える設定例の削除
2. 「標準モードのみ対応～」注意文言の追記

内部 SCL 出力クロックの周波数選択

000	N = 4	- (注)	$\left(\begin{array}{l} \text{システムクロック: } f_c \\ \text{クロックギア: } f_c/1 \\ f_c = 20 \text{ MHz} \\ \text{(SCL 端子への出力)} \end{array} \right)$
001	N = 5	- (注)	
010	N = 6	- (注)	
011	N = 7	74.6 kHz	
100	N = 8	38.2 kHz	
101	N = 9	19.3 kHz	
110	N = 10	9.71 kHz	
111	Reserved	Reserved	

注) 本 I²C バス回路は、高速モードに対応していません。標準モードのみの対応となります。100kbps を超える設定が可能な場合がありますが I²C 規格の規格外となります。

□ 「I²C バスモード時の制御、(3) シリアルクロック」 ページの修正

1. 通信ボーレートの説明追記

a. クロックソース

SBICR1<SCK2:0>で、マスタモード時に SCL 端子から出力されるシリアルクロックの最大転送周波数を選択します。通信ボーレートを設定する場合、本紙記載の下記計算式に合わせて t_{LOW} の最小幅など、I²C バス規定を満たす通信ボーレートを選択してください。

$$\begin{aligned}
 t_{\text{LOW}} &= 2^n / f_{\text{FPH}} \\
 t_{\text{HIGH}} &= 2^n / f_{\text{FPH}} + 12 / f_{\text{FPH}} \\
 f_{\text{SCL}} &= 1 / (t_{\text{LOW}} + t_{\text{HIGH}}) \\
 &= \frac{f_{\text{FPH}}}{2 \times 2^n + 12}
 \end{aligned}$$

以上