

お客様各位

2005 年 7 月

## 重要なお知らせ

平素より東芝マイクロコントローラをご使用頂き、誠にありがとうございます。

東芝マイクロコントローラご使用上の重要なお知らせをお伝えしています。製品をご使用の際には、必ず確認頂きますようお願い致します。

### ▶ 8ビットタイマ制御方法の制約に関するご連絡 (2005 年 7 月)

※2003 年 11 月 5 日の日付、またはそれ以前のデータシートをお持ちのお客様は、最新のデータシートをダウンロードしていただくか、担当営業までご請求下さい。

**東芝マイクロコントローラ 900 ファミリー**

(TMP91CW12F) (TMP91PW12F) (TMP91CW12AF) (TMP91FY12AF) (TMP91C815F) (TMP91C016F)  
(TMP91CW18AF) (TMP91PW18AF) (TMP91C219F) (TMP91C820AF) (TMP91CY22F) (TMP91FY22F)  
(TMP91C824F) (TMP91C025F) (TMP91CK27U) (TMP91CP27U) (TMP91CU27U) (TMP91FY27U)  
(TMP91CW28FG) (TMP91CY28FG) (TMP91FY28FG) (TMP91C829F) (TMP91C630F)  
(TMP91CP82TF) (TMP91PP82TF)  
(TMP92C820FG) (TMP92CH21FG) (TMP92CM22FG) (TMP92CA25FG) (TMP92CM27FG) (TMP92CD54IF)  
(TMP92FD54AIF) (TMP94C241CF) (TMP94C251AF)

お客様各位

2005年7月

**8ビットタイマ制御方法の制約に関するご連絡**

掲題の件、「8ビットタイマ制御方法の制約」についてご連絡いたします。8ビットタイマ機能におきまして、タイマレジスタを更新すると、タイマフリップフロップ出力が設定値と異なる場合があります。

— 記 —

**【注意対象条件】**

下記の項目をすべて満たした場合が条件となります。

- ・ PWM モード/PPG モードでの使用
- ・ ダブルバッファ制御をイネーブル
- ・ アップカウンタのオーバフロー発生タイミング直前におけるレジスタバッファのデータ更新

**【問題点】**

8ビットタイマにおいてタイマレジスタを更新すると、タイマフリップフロップ出力が設定値と異なる場合があります。

**【回避策】**

下記のいずれかの方法を適用することにより、ソフトウェアにて不具合現象を回避することが出来ます。

- (1) ダブルバッファ制御をディスエーブルで使用する。  
(リセット解除後の初期値は、ディスエーブルとなっています)
- (2) レジスタバッファに設定値を書き込む場合は、以下のタイミングで行なう。
  - a) PWM モードをご使用の場合  
オーバフロー割込みを使用し、割り込みルーチン内において、次回のオーバフローが発生する6サイクル前までに、レジスタバッファの更新を終了する。
  - b) PPG モードをご使用の場合  
周期のコンペアー一致割込み(\*)を使用し、割り込みルーチン内において、次回の周期コンペアー一致が発生する6サイクル前までに、レジスタバッファの更新を終了する。  
(\*) : レジスタバッファからタイマレジスタへのデータ転送タイミングを決定する割り込み。

**【 注意 】**

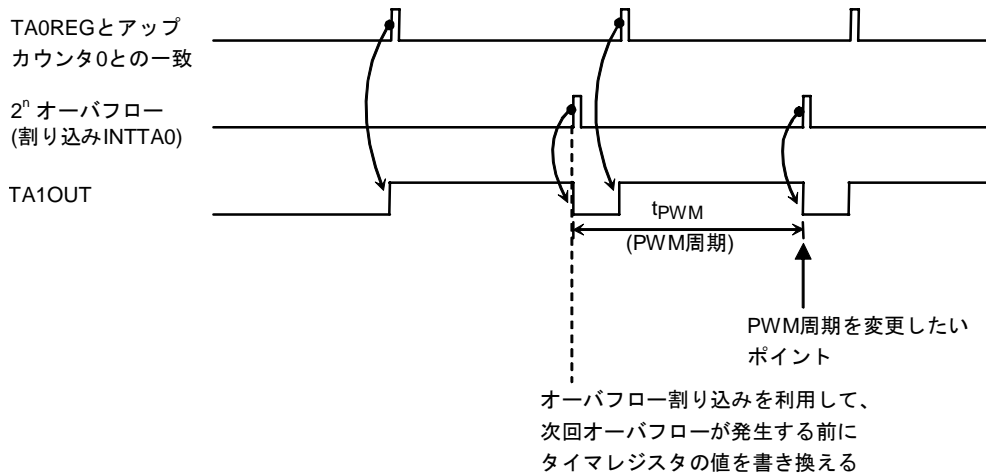
8ビットタイマにおいてPWMモードやPPGモードを使用時にダブルバッファを利用する場合は、注意が必要です。

タイマレジスタの設定値と、アップカウンタが一致して、オーバーフローが発生するタイミング直前にレジスタバッファのデータ更新を行うと、設定値と異なる波形信号が出力される場合があります。

その為、PWMモードではオーバーフロー割込みを利用し、次回のオーバーフローが発生する6サイクル前までに ( $f_{sys} \times 6$ )、レジスタバッファの更新を終了するようにしてください。

また、PPGモードを使用の際も同様に、周期のコンペア一致割込みを使用し、次回の周期コンペアが一致する6サイクル前までに、レジスタバッファの更新を終了するようにしてください。

**■PWMモード時の例**



以上